****

**实验6**

**MIPSfpag系统：接口综合实验**



**实验6：MIPSfpga系统之接口综合实验**

# 一、概述

在本实验中，我们将在前面5个实验的基础上，学习如何在MIPSfpga处理器系统上进行接口的设计和使用。

# 二、实验要求

1. 在前面5个实验的基础上，在MIPSfpga处理器系统中至少再添加一个新的外设模块（**注：**前面5个实验没有使用过的，这个外设模块可以是Vivado自带的、也可以是现成的免费的IP模块、还可以是自定制的IP模块）。
2. 在上述实现的MIPSfpga处理器系统上，编写一个综合应用软件，充分展示同学们的想象力和创造性。